

БЛОКИ ПИТАНИЯ		
ВЫСОКОЭФФЕКТИВНЫЕ ГИБРИДНО-ПЛЕНОЧНЫЕ DC/DC-ПРЕОБРАЗОВАТЕЛИ СРЕДНЕЙ МОЩНОСТИ	7-14	
<i>Жданкин В.</i>		
ПРИМЕНЕНИЕ МАЛОМОЩНЫХ ИЗОЛИРОВАННЫХ DC/DC-ПРЕОБРАЗОВАТЕЛЕЙ СЕРИЙ NXE1 И NXJ1 КОМПАНИИ MURATA	16-20	
<i>Рентюк В.</i>		
НОВОЕ ПОКОЛЕНИЕ DC/DC-ПРЕОБРАЗОВАТЕЛЕЙ GAIA CONVERTER	22-27	
<i>Верхулевский К.</i>		
ИЗОЛИРОВАННЫЕ DC/DC-КОНВЕРТЕРЫ TVN 5WI С УЛЬТРАНИЗКИМИ ШУМАМИ ПРОИЗВОДСТВА TRACO ELECTRONIC AG	28-32	
<i>Алексеев В., Бидинский С.</i>		
VITA 62 - НОВЫЙ УРОВЕНЬ ПОСТРОЕНИЯ СИСТЕМ ЭЛЕКТРОПИТАНИЯ	33-36	
<i>Воробьев С.</i>		
СИЛОВЫЕ ПОЛУПРОВОДНИКОВЫЕ БЛОКИ КОМПАНИИ ОАО □ЭЛЕКТРОВЫПРЯМИТЕЛЬ□ ДЛЯ МОЩНЫХ ПРЕОБРАЗОВАТЕЛЕЙ ЭЛЕКТРИЧЕСКОЙ ЭНЕРГИИ	38-41	
<i>Толкачев С., Алешин В., Мускатиньев В., Сабешкин А., Гурвич А.</i>		
РЫНОК		
"РОБОСЕКТОР-2016". ВТОРАЯ ПРАКТИЧЕСКАЯ КОНФЕРЕНЦИЯ ПО РОБОТОТЕХНИКЕ	42-46	
ЕСТЬ МНЕНИЕ		
ЧИПЫ БОЛЬШЕ НЕ ПОДЧИНЯЮТСЯ ЗАКОНУ МУРА	48-53	
<i>Уолдроп М.М., Юрьев С.</i>		
НА ПРАВАХ РЕКЛАМЫ		
ИМС ДЛЯ АВТОМОБИЛЬНОЙ ЭЛЕКТРОНИКИ	54-55	
КОМПОНЕНТЫ		
ФАЗОВРАЩАТЕЛИ С РУЧНЫМ И ЭЛЕКТРОМЕХАНИЧЕСКИМ УПРАВЛЕНИЕМ	57-68	
<i>Кочемасов В., Белов Л., Майстренко А.</i>		
ПРОЕКТИРОВАНИЕ УЗЛОВ СИНХРОНИЗАЦИИ ЦИФРОВЫХ УСТРОЙСТВ И ВСТРАИВАЕМЫХ МИКРОПРОЦЕССОРНЫХ СИСТЕМ, РЕАЛИЗУЕМЫХ НА БАЗЕ ПЛИС ФИРМЫ XILINX СЕРИЙ ARTIX-7, KINTEX-7 И VIRTEX-7. ЧАСТЬ 4	72-86	
<i>Зотов В.</i>		
УСТАНОВКА LINUX НА SD-КАРТУ ДЛЯ СИСТЕМ НА КРИСТАЛЛЕ CYCLONE V SOC И ARRIA V SOC НА БАЗЕ ОТЛАДОЧНЫХ ПЛАТ ОТ ALTERA	89-92	
<i>Петров А., Демидов Г.</i>		
ТЕСТИРОВАНИЕ ПРОИЗВОДИТЕЛЬНОСТИ ARM CORTEX-M7 МИКРОКОНТРОЛЛЕРА ФИРМЫ ATMEL	94-100	
<i>Курниц А.</i>		
ГРАФИЧЕСКИЕ КОНТРОЛЛЕРЫ FT8XX. РАБОТА С ПОЛЬЗОВАТЕЛЬСКИМИ ШРИФТАМИ И РАСТРОВЫМИ ИЗОБРАЖЕНИЯМИ	102-108	
<i>Долгушин С.</i>		
ПРОЕКТИРОВАНИЕ		
ТРАССИРОВКА СОЕДИНЕНИЙ ПЛОСКОГО КОНСТРУКТИВА. АЛГОРИТМ ПРИЦЕЛИВАНИЯ	110-115	
<i>Курапов С., Давидовский М.</i>		
ДИСКРЕТНЫЙ СИНТЕЗ ПОЛИНОМИАЛЬНЫХ АКТИВНЫХ ФИЛЬТРОВ	117-122	
<i>Бугров Д., Бугров В.</i>		
<u>РАЗРАБОТКА ПРИЛОЖЕНИЙ ДЛЯ CNK SMARTFUSION2 С ИСПОЛЬЗОВАНИЕМ СРЕДСТВ РАЗРАБОТКИ LTBERO SOC И SOFTCONSOLE. ЧАСТЬ 4. РАЗРАБОТКА ПРИЛОЖЕНИЯ С ОБМЕНОМ ПО ИНТЕРФЕЙСУ I2C</u>	124-128	
<i>Поздняков П.</i>		
КАК ПРОИЗВЕСТИ ОЦИФРОВКУ СОТЕН СИГНАЛОВ ОДНОЙ ПЛИС XILINX	130-132	
<i>Ричард У.Д., Манар М., Танг Д., Викулин В.</i>		
РАБОТА С ВИРТУАЛЬНЫМИ ПРИБОРАМИ LABVIEW В ПРОГРАММНОЙ СРЕДЕ MULTISIM 14.0. ЧАСТЬ 4	136-144	
<i>Колесникова Т.</i>		
ТЕХНОЛОГИИ		
ПРИМЕНЕНИЕ ПОДПРУЖИНЕННЫХ ЩУПОВ ДЛЯ ТЕСТИРОВАНИЯ ЭЛЕКТРОПРОВОДКИ И РАЗЪЕМОВ	146-149	0
<i>Терентьев Б.</i>		
РЕШЕНИЯ ПОД КЛЮЧ ДЛЯ ВЫПОЛНЕНИЯ БЫСТРЫХ И ТОЧНЫХ ИЗМЕРЕНИЙ НА	150-152	

ПОЛУПРОВОДНИКОВЫХ ПЛАСТИНАХ

Янагimoto Й.

СЕМЕЙСТВО USB-УСТРОЙСТВ КОМПАНИИ VAUNIX ДЛЯ ТЕСТИРОВАНИЯ РАДИОЭЛЕКТРОННОЙ АППАРАТУРЫ

154-155

Егоров Н.

КОМПЛЕКСЫ ИМИТАЦИИ СЕТЕЙ ЭЛЕКТРОПИТАНИЯ ДЛЯ ИСПЫТАНИЙ НА СООТВЕТСТВИЕ НОРМАМ ПО КАЧЕСТВУ ЭЛЕКТРОПИТАНИЯ И КОНДУКТИВНЫМ ПОМЕХАМ

156-158

Попов М.