

GIGADEVICE. ЗНАКОМСТВО С НОВЫМ ПРОИЗВОДИТЕЛЕМ ЭЛЕКТРОННЫХ КОМПОНЕНТОВ	6-8
<i>Гавриков В.</i>	
СТРАТЕГИЯ РАЗВИТИЯ ЭЛЕКТРОННОЙ ПРОМЫШЛЕННОСТИ В КАРТИНКАХ	10-14
<i>Покровский И.</i>	
СОБРАНИЕ АССОЦИАЦИИ IDEA: У НАС МНОГО ПОХОЖЕГО	15
<i>Покровский И.</i>	
ОСОБЕННОСТИ КОНСТРУИРОВАНИЯ КОАКСИАЛЬНО-МИКРОПОЛОСКОВЫХ ПЕРЕХОДОВ ДЛЯ СПЕЦИАЛЬНЫХ ПРИМЕНЕНИЙ	16-19
<i>Кузьмин С., Васильев Е.</i>	
ФАЗОВРАЩАТЕЛИ НА ОСНОВЕ МЭМС	20-24
<i>Кочемасов В., Майстренко А.</i>	
ИНЕРЦИАЛЬНЫЕ МОДУЛИ ЕВРОПЕЙСКИХ ПРОИЗВОДИТЕЛЕЙ НА БАЗЕ МЭМС-ДАТЧИКОВ. ОБЗОР НОВИНОК	26-29
<i>Пономарев Ю.</i>	
FILTRON: ОПТИЧЕСКИЕ ФИЛЬТРЫ ДЛЯ КМОП ИНТЕГРАЛЬНЫХ ФОТОДЕТЕКТОРОВ	30-33
<i>Ахмед С., Готтлоб Г., Рентюк В.</i>	
РАЗВИТИЕ РЫНКА ПРОМЫШЛЕННЫХ ТВЕРДОТЕЛЬНЫХ НАКОПИТЕЛЕЙ	34-37
<i>Кабачник Д.</i>	
ОДИН КОНТРОЛЛЕР ИМПУЛЬСНОГО СТАБИЛИЗАТОРА ДЛЯ РАЗНЫХ ВИДОВ АВТОМОБИЛЕЙ	38-39
<i>Чжу М., Рентюк В.</i>	
РАЗВИТИЕ ШИРОКОТЕМПЕРАТУРНЫХ ПЛАНАРНЫХ DC/DC- И AC/DC-ПРЕОБРАЗОВАТЕЛЕЙ СЕРИИ JETND ОТ ФИРМЫ «ВИП АГ». ЧАСТЬ 1	41-43
<i>Гончаров А.</i>	
СЕРИЯ ИМС КАТЕГОРИИ КАЧЕСТВА «ВП» МАЛОШУМЯЩЕГО ДВУХДИАПАЗОННОГО ИСТОЧНИКА ОПОРНОГО НАПРЯЖЕНИЯ 1369ES01XX	44-45
РАЗРАБОТКА ТИПОВЫХ РЕШЕНИЙ АНАЛОГОВОЙ ОБРАБОТКИ С ПОМОЩЬЮ ПРОГРАММИРУЕМОЙ ПОЛЬЗОВАТЕЛЕМ АНАЛОГОВОЙ МИКРОСХЕМЫ КОМПАС-1 (5400TR035)	46-49
<i>Эннс В., Кобзев Ю.</i>	
ПРОЕКТИРОВАНИЕ ЦИФРОВЫХ УСТРОЙСТВ НА БАЗЕ ПЛИС ФИРМЫ XILINX В САПР СЕРИИ VIVADO HLX DESIGN SUITE. ЧАСТЬ 6	50-62
<i>Зотов В.</i>	
ВСТРАИВАНИЕ МИКРОСХЕМ SMARTFUSION2 В ИНФРАСТРУКТУРУ ОТКРЫТОГО КЛЮЧА С ИСПОЛЬЗОВАНИЕМ ЦИФРОВЫХ СЕРТИФИКАТОВ. ЧАСТЬ 2	64-71
<i>Самоделов А.</i>	
ПРОСТАЯ РЕАЛИЗАЦИЯ ETHERCAT-ПРИЛОЖЕНИЙ НА МИКРОКОНТРОЛЛЕРЕ	72-74
<i>Куаю Х., Гавриков В.</i>	
ОБЗОР ПЕРИФЕРИИ РАДИАЦИОННО-СТОЙКОГО 32-РАЗРЯДНОГО МИКРОКОНТРОЛЛЕРА 1874VE10T 77	77-80
<i>Потапов И., Смерек В., Тарасов В.</i>	

ЛЕГО» - ЭТО ПРОСТО, ИЛИ НОВЫЙ ВЗГЛЯД НА МОДУЛЬНОСТЬ. ПРОГРАММИРУЕМЫЕ ИСТОЧНИКИ ПИТАНИЯ И ЭЛЕКТРОННЫЕ НАГРУЗКИ КОМПАНИИ ELEKTRO-AUTOMATIK	81-84
<i>Леонов А.</i>	
ДЕСЯТЬ КОМПОНЕНТОВ ДЛЯ IOT-УСТРОЙСТВ ОТ RS COMPONENTS	86-90
<i>Маслов Н.</i>	
ПРОБЛЕМА ОПТИМАЛЬНОГО ВЫБОРА КОМБИНАЦИИ ВХОДНЫХ И ВЫХОДНЫХ КОНДЕНСАТОРОВ ДЛЯ ПОДАВЛЕНИЯ ПУЛЬСАЦИЙ И ПОМЕХ DC/DC-ПРЕОБРАЗОВАТЕЛЕЙ. ЧАСТЬ 2	92-98
<i>Рентюк В.</i>	
ОСОБЕННОСТИ ПОСТРОЕНИЯ МАТРИЧНЫХ СИСТЕМ РАСПРЕДЕЛЕННОГО ЭЛЕКТРОПИТАНИЯ ДЛЯ АФАР	100-104
<i>Гончаров А.</i>	
ИЗМЕРЕНИЕ ЧАСТОТЫ СЕРДЕЧНЫХ СОКРАЩЕНИЙ ПАЦИЕНТА НЕКОНТАКТНЫМ МЕТОДОМ, НЕ ВЫЗЫВАЮЩИМ НАРУШЕНИЯ ЕГО СНА	105-107
<i>Макконен Й., Мерихайня У., Юппо М., Рентюк В.</i>	
ПРЕИМУЩЕСТВА АРХИТЕКТУРЫ С НУЛЕВОЙ ПРОМЕЖУТОЧНОЙ ЧАСТОТОЙ	108-115
<i>Брэннон Б., Сотников А.</i>	
ВАРИАНТЫ ПОСТРОЕНИЯ МОДЕЛЕЙ МНОГОВХОДОВЫХ ПРИОРИТЕТНЫХ КОММУТАТОРОВ И ОРГАНИЗАЦИЯ НА ИХ ОСНОВЕ АРБИТРОВ ДОСТУПА К РАЗДЕЛЯЕМЫМ РЕСУРСАМ В ОБЪЕМЕ ЦИФРОВЫХ УСТРОЙСТВ. ЧАСТЬ 2	117-124
<i>Борисенко Н.</i>	
ВОЗМОЖНОСТИ ЯЗЫКА VERILOG-A ДЛЯ ПОВЫШЕНИЯ ТОЧНОСТИ И ДОСТОВЕРНОСТИ МОДЕЛЕЙ ПРОЕКТИРУЕМЫХ УСТРОЙСТВ	126-129
<i>Сергеева А.</i>	
СИНТЕЗ ЦИФРОВЫХ УСТРОЙСТВ КОМБИНАЦИОННОГО ТИПА В ПРОГРАММНОЙ СРЕДЕ MULTISIM 14.0. ЧАСТЬ 1. ДЕШИФРАТОРЫ	130-139
<i>Колесникова Т.</i>	
МОДЕЛИРОВАНИЕ ПРОЦЕССОВ ДИСКРЕТИЗАЦИИ ПО ВРЕМЕНИ И ВОССТАНОВЛЕНИЕ НЕПРЕРЫВНЫХ СИГНАЛОВ В СРЕДЕ MATHCAD И LABVIEW	140-141
<i>Лиференко В., Сытько И.</i>	
ПРИМЕНЕНИЕ МНОГОСЛОЙНЫХ ПЛЕНОЧНЫХ ЭКРАНОВ ДЛЯ ЗАЩИТЫ РАДИОЭЛЕКТРОННОЙ АППАРАТУРЫ ОТ ВОЗДЕЙСТВИЯ МОЩНЫХ ЭЛЕКТРОМАГНИТНЫХ ИМПУЛЬСОВ	142-146
<i>Акимов С., Василенков Н., Грабчиков С., Симаков С., Максимов А., Труханов А.</i>	
НОВЫЙ ИЗМЕРИТЕЛЬНЫЙ ПРИЕМНИК ЭМП R&S ESW ДЛЯ СЕРТИФИКАЦИОННЫХ И ИССЛЕДОВАТЕЛЬСКИХ ПРИМЕНЕНИЙ	148-149
<i>Богаченков Д., Поветкин О., Петров В.</i>	
ИСКУССТВО ЗАПУСКА ОСЦИЛЛОГРАФА ОСУЩЕСТВЛЕНИЕ ЗАПУСКА ПО ИССЛЕДУЕМОМУ СИГНАЛУ - ОДНА ИЗ НАИБОЛЕЕ ВАЖНЫХ ФУНКЦИЙ ОСЦИЛЛОГРАФА РЕАЛЬНОГО ВРЕМЕНИ. МЫ ЧАСТО ВОСПРИНИМАЕМ ЕЕ КАК НЕЧТО САМО СОБОЙ РАЗУМЕЮЩЕЕСЯ ИЛИ ДАЖЕ ИГНОРИРУЕМ НА ФОНЕ СОВРЕМЕННЫХ ВОЗМОЖНОСТЕЙ. ОДНАКО ИМЕННО ЭТА СПОСОБНОСТЬ ЯВЛЯЕТСЯ ОСНОВНОЙ ФУНКЦИЕЙ, ПОЗВОЛЯЮЩЕЙ ОСЦИЛЛОГРАФУ ОТОБРАЖАТЬ ИССЛЕДУЕМЫЙ СИГНАЛ НА ЭКРАНЕ	150-151
<i>Богданофф Д.</i>	