

**КОМПОНЕНТЫ**

<b>СИЛОВЫЕ ПЛЕНОЧНЫЕ КОНДЕНСАТОРЫ В ВОЗОБНОВЛЯЕМЫХ ИСТОЧНИКАХ ЭНЕРГИИ</b> <i>Галлипо Д., Рентюк В., Махнов Н.</i>	6-9
<b>ВЫСОКОЧАСТОТНЫЕ РЕЗИСТИВНЫЕ КОМПОНЕНТЫ НА АЛМАЗНОЙ ПОДЛОЖКЕ DIAMOND RF КОМПАНИИ SMITHS INTERCONNECT</b> <i>Завалин И.</i>	10-12
<b>О НОВЫХ МИКРОСХЕМАХ ФИРМЫ PSEMI</b> <i>Горбатов К.</i>	14-17
<b>ИМС КАТЕГОРИИ КАЧЕСТВА "ВП" ВЫСОКОВОЛЬТНОГО ДВОЙНОГО ДРАЙВЕРА ДЛЯ УПРАВЛЕНИЯ MOSFET-ТРАНЗИСТОРАМИ 5325KX014</b> <i>Верхулевский К.</i>	18-19
<b>ИНТЕЛЛЕКТУАЛЬНЫЕ КОММУТАТОРЫ СЕМЕЙСТВА NEO-ISO КОМПАНИИ SEMTECH</b> <i>Верхулевский К.</i>	20-24
<b>МИКРОСХЕМА ШИРОТНО-ИМПУЛЬСНОГО КОНТРОЛЛЕРА 1310EY015</b> <i>Однолько А., Колесников Д., Сухотерин Е., Демидов Д., Богданов В.</i>	25-28
<b>LT8645S - DC/DC-ПРЕОБРАЗОВАТЕЛЬ SILENT SWITCHER 2 ДЛЯ МАЛОШУМЯЩИХ ПРИЛОЖЕНИЙ</b> <i>Гавриков В., Ильин В.</i>	31-34
<b>НОВЫЕ СВЕРХВЫСОКОЧАСТОТНЫЕ АЦП КОМПАНИИ ANALOG DEVICES</b> <i>Макаренко В.</i>	36-39
<b>ТВЕРДОТЕЛЬНЫЕ НАКОПИТЕЛИ TOSHIBA XG5 И XG5-P</b> <i>Рудометов Е.</i>	42-44
<b>ПРОЕКТИРОВАНИЕ ЦИФРОВЫХ УСТРОЙСТВ НА БАЗЕ ПЛИС ФИРМЫ XILINX В САПР СЕРИИ VIVADO HLX DESIGN SUITE. ЧАСТЬ 26</b> <i>Зотов В.</i>	46-58
<b>НОВОЕ ЯДРО МИКРОКОНТРОЛЛЕРОВ CORTEX-M23. ЧАСТЬ 1</b> <i>Афанасьев И.</i>	61-64
<b>ИЗЮМИНКИ СОВРЕМЕННЫХ МИКРОКОНТРОЛЛЕРОВ. ЧАСТЬ 2. СИСТЕМНЫЕ ТАЙМЕРЫ</b> <i>Самоделов А.</i>	66-72

**БЕСПРОВОДНЫЕ ТЕХНОЛОГИИ**

<b>ИСПОЛЬЗОВАНИЕ ИНТЕРФЕЙСА BLE В ПОЧВОВЕДЕНИИ</b> <i>Калачев А., Егошин А.</i>	74-79
--	-------

**ПРОЕКТИРОВАНИЕ**

<b>ДИСКРЕТНЫЙ СИНТЕЗ АКТИВНЫХ КОРРЕКТИРУЮЩИХ ФИЛЬТРОВ</b> <i>Земнюков Н., Пройдаков В., Бугров В.</i>	80-85
<b>ЭВОЛЮЦИЯ ИНСТРУМЕНТАЛЬНОГО УСИЛИТЕЛЯ</b> <i>Дэвис Г., Рентюк В.</i>	87-90
<b>ПРОСТОЙ ИСТОЧНИК ПИТАНИЯ НА КОМПОНЕНТАХ DIOTEC SEMICONDUCTOR</b> <i>Гавриков В., Махнов Н.</i>	92-94
<b>ПРОЕКТИРОВАНИЕ СИСТЕМЫ УПРАВЛЕНИЯ ПИТАНИЕМ FPGA</b> <i>Достал Ф., Русских М.</i>	97-100
<b>РАЗРАБОТКА ПРИЛОЖЕНИЙ ДЛЯ СНК SMARTFUSION2 С ИСПОЛЬЗОВАНИЕМ LIBERO SOC И SOFTCONSOLE. ЧАСТЬ 12. ЧМИ НА ОСНОВЕ ЖК-ДИСПЛЕЯ И РЕЗИСТИВНОЙ СЕНСОРНОЙ ПАНЕЛИ</b> <i>Поздняков П., Земсков Д.</i>	102-105
<b>НАБОР УНИФИЦИРОВАННЫХ ПРОТОКОЛОВ ДЛЯ ОРГАНИЗАЦИИ СИНХРОННОГО ВЗАИМОДЕЙСТВИЯ ФУНКЦИОНАЛЬНЫХ УЗЛОВ И БЛОКОВ ЦИФРОВОЙ АППАРАТУРЫ. ЧАСТЬ 2</b> <i>Борисенко Н.</i>	106-116

## ТЕХНОЛОГИИ

<b>ВЫДЕЛЕНИЕ ПЛОСКОЙ ЧАСТИ ГРАФА СЭП. МАТРОИДЫ И АЛГЕБРА СТРУКТУРНЫХ ЧИСЕЛ</b>	118-121
<i>Курапов С., Сгадов С., Давидовский М.</i>	
<b>СЕРИЯ ОСЦИЛЛОГРАФОВ RTH1000/R&amp;S RTH1004+RTH-B244</b>	124-127
<i>Каплун Д., Викторов К., Миннебаев Р., Сеница А., Ефименко Г., Гнездилов Д., Яцевич Д.</i>	
<b>МЕТОДЫ СНИЖЕНИЯ ШУМА ОСЦИЛЛОГРАФОВ ПРИ ИЗМЕРЕНИИ СЛАБЫХ СИГНАЛОВ</b>	128-130
<i>Джонсон К.</i>	
<b>РАСЧЕТ ЭКСПЛУАТАЦИОННОЙ ИНТЕНСИВНОСТИ ОТКАЗОВ У ПОТРЕБИТЕЛЯ С ПОМОЩЬЮ СПРАВОЧНИКОВ MIL-HDBK-217F И ASRH2004 НА ПРИМЕРЕ ПЛИС</b>	132-135
<i>Строгонов А.</i>	