

РЫНОК	
<b>ДМИТРИЙ ВЕЛЕСЛАВОВ: «УЖЕ ДАВНО НЕ СЧИТАЮ «МАКРО ГРУПП» ТОЛЬКО ДИСТРИБЬЮТОРОМ»</b>	6-10
<b>АРПЭ: НАСТРОЙКА ГОСУДАРСТВЕННОГО РЕГУЛИРОВАНИЯ</b> <i>Покровский И.</i>	12-14
НА ПРАВАХ РЕКЛАМЫ	
<b>МОЩНЫЙ ПОЛЕВОЙ ТРАНЗИСТОР КАТЕГОРИИ КАЧЕСТВА «ВП» 2ПЕЗ12А</b>	16
КОМПОНЕНТЫ	
<b>ДЕЛИТЕЛИ ЧАСТОТЫ. ЧАСТЬ 3. ИНЖЕКЦИОННЫЕ И ПАРАМЕТРИЧЕСКИЕ ДЕЛИТЕЛИ ЧАСТОТЫ</b> <i>Дингес С., Кочемасов В.</i>	18-25
<b>НОВЫЕ СОЕДИНИТЕЛИ СЕРИИ FREEDOM КОМПАНИИ FISCHER CONNECTORS ДЛЯ ПОРТАТИВНОЙ ЭЛЕКТРОННОЙ АППАРАТУРЫ</b> <i>Верещагин А.</i>	26-28
<b>ИСПОЛЬЗОВАНИЕ ПОДАВЛЯЮЩИХ ЭМС-ФИЛЬТРОВ С- И П-ТИПОВ, РАЗРАБОТАННЫХ ГК «РАДИАНТ»</b> <i>Алексеев В.</i>	31-34
<b>МОЩНЫЕ МИКРОМОДУЛИ КОМПАНИИ ANALOG DEVICES</b> <i>Макаренко В.</i>	36-39
<b>FIDO5000: ОДНА МИКРОСХЕМА НА МНОЖЕСТВО ПРОТОКОЛОВ ETHERNET</b> <i>Брэнд Т., Русских М.</i>	42-43
<b>ДВУХКАНАЛЬНЫЙ 16-РАЗРЯДНЫЙ УМНОЖАЮЩИЙ ЦАП С ТОКОВЫМ ВЫХОДОМ И ПОСЛЕДОВАТЕЛЬНЫМ ИНТЕРФЕЙСОМ 1273НА03А4</b> <i>Калиниченко С., Суров И., Борисов Ю.</i>	44-46
<b>ВЫСОКОЭФФЕКТИВНЫЕ ПРЕОБРАЗОВАТЕЛИ ДАННЫХ ДЛЯ МЕДИЦИНСКИХ СИСТЕМ ДИАГНОСТИЧЕСКОЙ ВИЗУАЛИЗАЦИИ</b> <i>Патюченко А., Русских М.</i>	48-52
<b>СДЕЛАНО В РОССИИ: ТВЕРДОТЕЛЬНЫЕ НАКОПИТЕЛИ GS NANOTECH</b> <i>Рудометов Е.</i>	54-56
<b>ЛОГИЧЕСКОЕ ПРОЕКТИРОВАНИЕ ВСТРАИВАЕМЫХ СИСТЕМ НА FPGA. ЧАСТЬ 7. АРИФМЕТИЧЕСКИЕ УСТРОЙСТВА</b> <i>Соловьев В.</i>	59-68
<b>РАЗРАБОТКА УЗЛОВ СИНХРОНИЗАЦИИ ЦИФРОВЫХ УСТРОЙСТВ И ВСТРАИВАЕМЫХ МИКРОПРОЦЕССОРНЫХ СИСТЕМ, РЕАЛИЗУЕМЫХ НА БАЗЕ ПЛИС ФИРМЫ XILINX СЕМЕЙСТВ ULTRASCALE И ULTRASCALE+. ЧАСТЬ 6</b> <i>Зотов В.</i>	70-78
<b>ИЗЮМИНКИ СОВРЕМЕННЫХ МИКРОКОНТРОЛЛЕРОВ. ЧАСТЬ 9. БЛОКИ ВНЕШНИХ ПРЕРЫВАНИЙ, СРАВНЕНИЯ С ШАБЛОНАМИ И ПРОГРАММИРУЕМОЙ ЛОГИКИ МИКРОКОНТРОЛЛЕРОВ LPC8XX КОМПАНИИ NXP</b> <i>Самоделов А.</i>	81-90
<b>РАДИАЦИОННО СТОЙКИЕ МИКРОСХЕМЫ SRAM ОТ GSI TECHNOLOGY</b> <i>Павлюкович Е.</i>	92-94
ПРОЕКТИРОВАНИЕ	
<b>МАТЕМАТИЧЕСКАЯ МОДЕЛЬ ПРОВЕДЕНИЯ СОЕДИНЕНИЙ В ОБЛАСТИ VGA-КОМПОНЕНТОВ</b> <i>Курапов С., Давидовский М.</i>	96-101
<b>КАК УСТРОЕНЫ «НАСТОЯЩИЕ» КИХ-ФИЛЬТРЫ НА ПОСЛЕДОВАТЕЛЬНОЙ РАСПРЕДЕЛЕННОЙ АРИФМЕТИКЕ</b> <i>Строгонов А., Городков П.</i>	103-110
<b>РАЗРАБОТКА ПРИЛОЖЕНИЙ ДЛЯ СНК SMARTFUSION2 С ИСПОЛЬЗОВАНИЕМ LIBERO SOC И SOFTCONSOLE. ЧАСТЬ 14. IP-ЯДРА MICROSEMI ДЛЯ УПРАВЛЕНИЯ ЭЛЕКТРОДВИГАТЕЛЯМИ</b> <i>Поздняков П.</i>	112-117

**СИНТЕЗ СЕЛЕКТИВНОЙ СИСТЕМЫ ГИДРОАКУСТИЧЕСКОГО ДАТЧИКА** 119-122  
*Али Х.М.*

#### ТЕХНОЛОГИИ

**МИНИАТЮРНЫЕ МЕТАЛЛОКЕРАМИЧЕСКИЕ КОРПУСА ДЛЯ МИКРОСХЕМ ОТ  
АО «ПКК «МИЛАНДР»** 124-125  
*Шумилин С.*

**МОДУЛЬНАЯ СИСТЕМА КОРПУСОВ ДЛЯ ЭЛЕКТРОННЫХ УСТРОЙСТВ В  
КОНЦЕПЦИИ INDUSTRY 4.0** 126-128  
*Графер И.*

**РЕШЕНИЕ КОМПАНИИ «МИКРАН» ДЛЯ ФОРМИРОВАНИЯ СИГНАЛОВ С  
ЦИФРОВОЙ МОДУЛЯЦИЕЙ И СИГНАЛОВ LTE** 129-131  
*Абраменко А.*

**ИЗМЕРЕНИЕ ГРУППОВОГО ВРЕМЕНИ ЗАДЕРЖКИ С ПОМОЩЬЮ  
АНАЛИЗАТОРОВ СПЕКТРА И СИГНАЛОВ** 132-138  
*Райман Ф.*

#### ИСТОРИЯ

**СОЮЗ ЭЛЕКТРОНИКИ И МУЗЫКИ - СИМФОНИЯ ВЫЧИСЛЕНИЙ. ЧАСТЬ 3.  
ИНСТРУМЕНТЫ** 140-144  
*Рентюк В.*